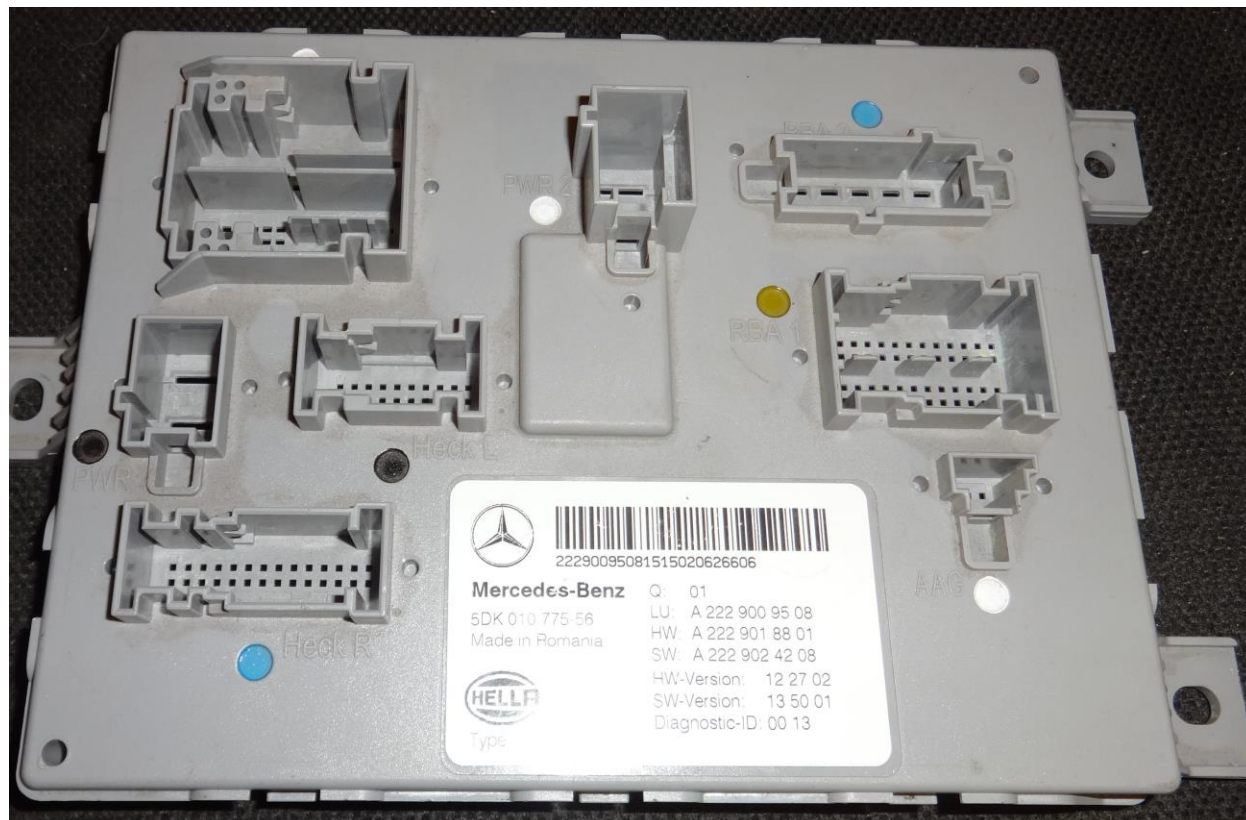


ПРИНЕСЛИ БЛОК .

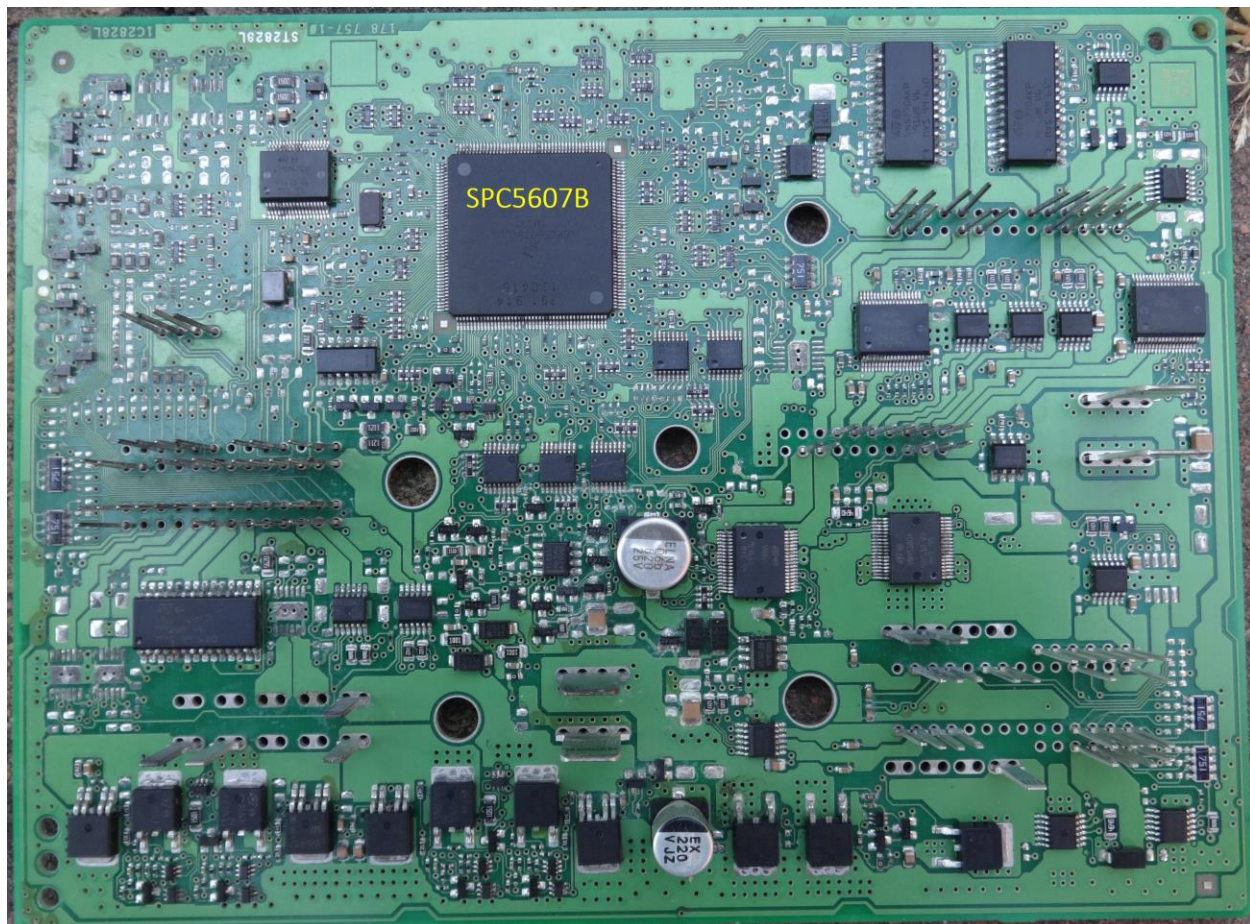
ПОПРОСИЛИ ПОСМОТРЕТЬ , ПОЧЕМУ МАКАКА ЕГО НЕ ЧИТАЕТ.

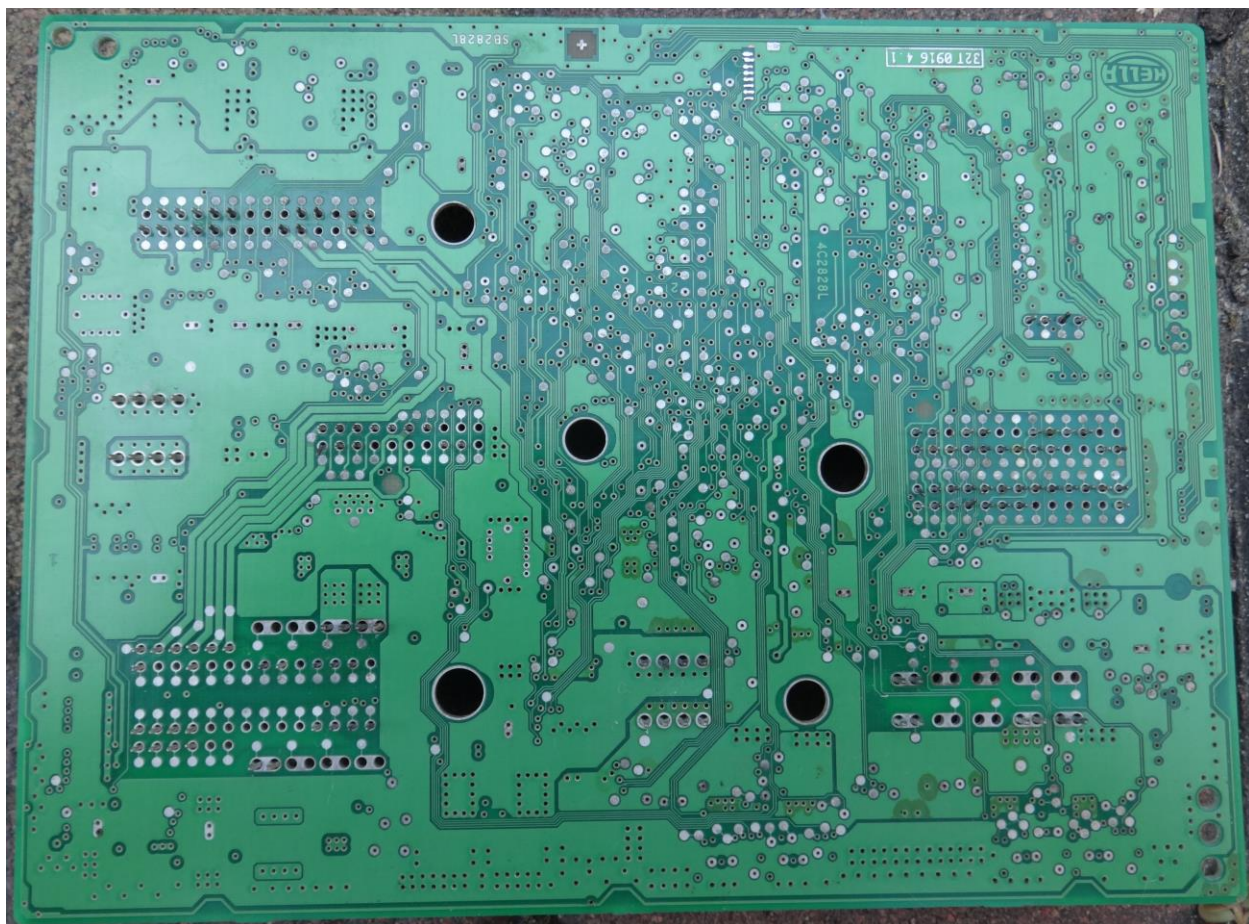
БЛОК ТАКОЙ



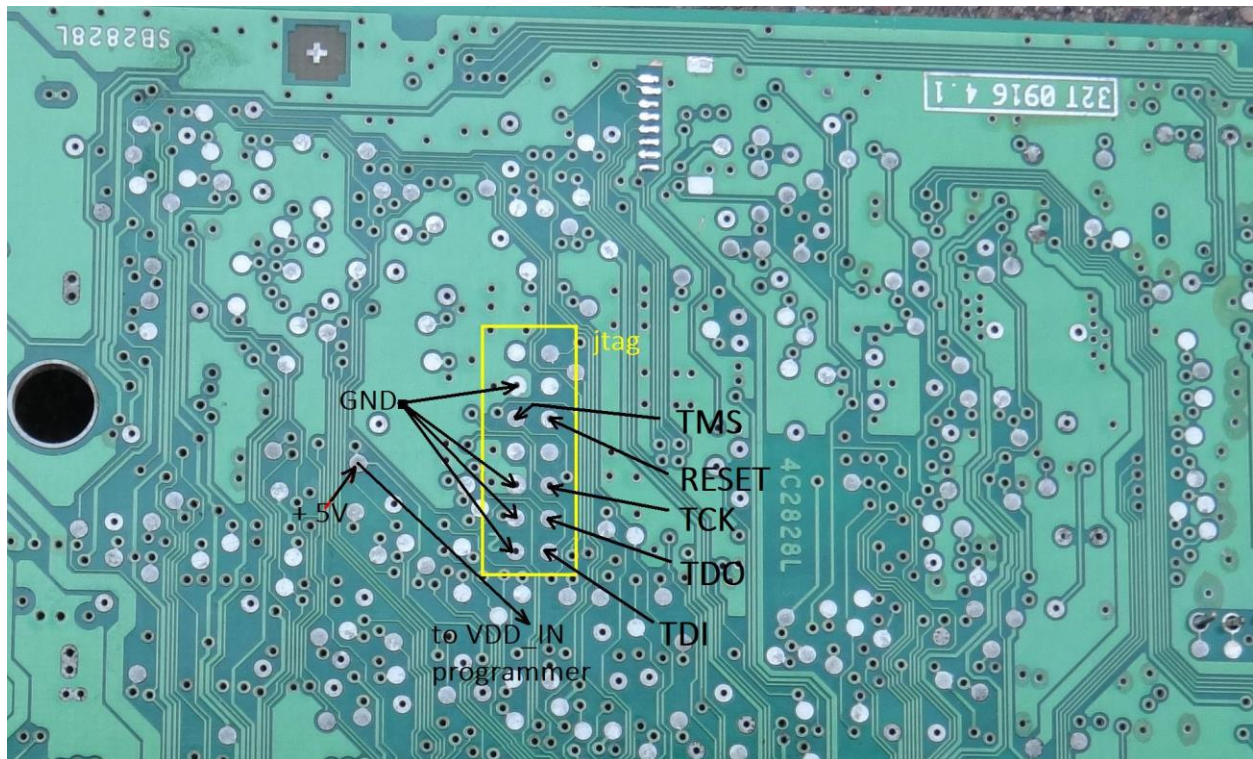
ВНУТРИ СТОИТ MPC5607B

ПЛАТА ВЫГЛЯДИТ ТАК



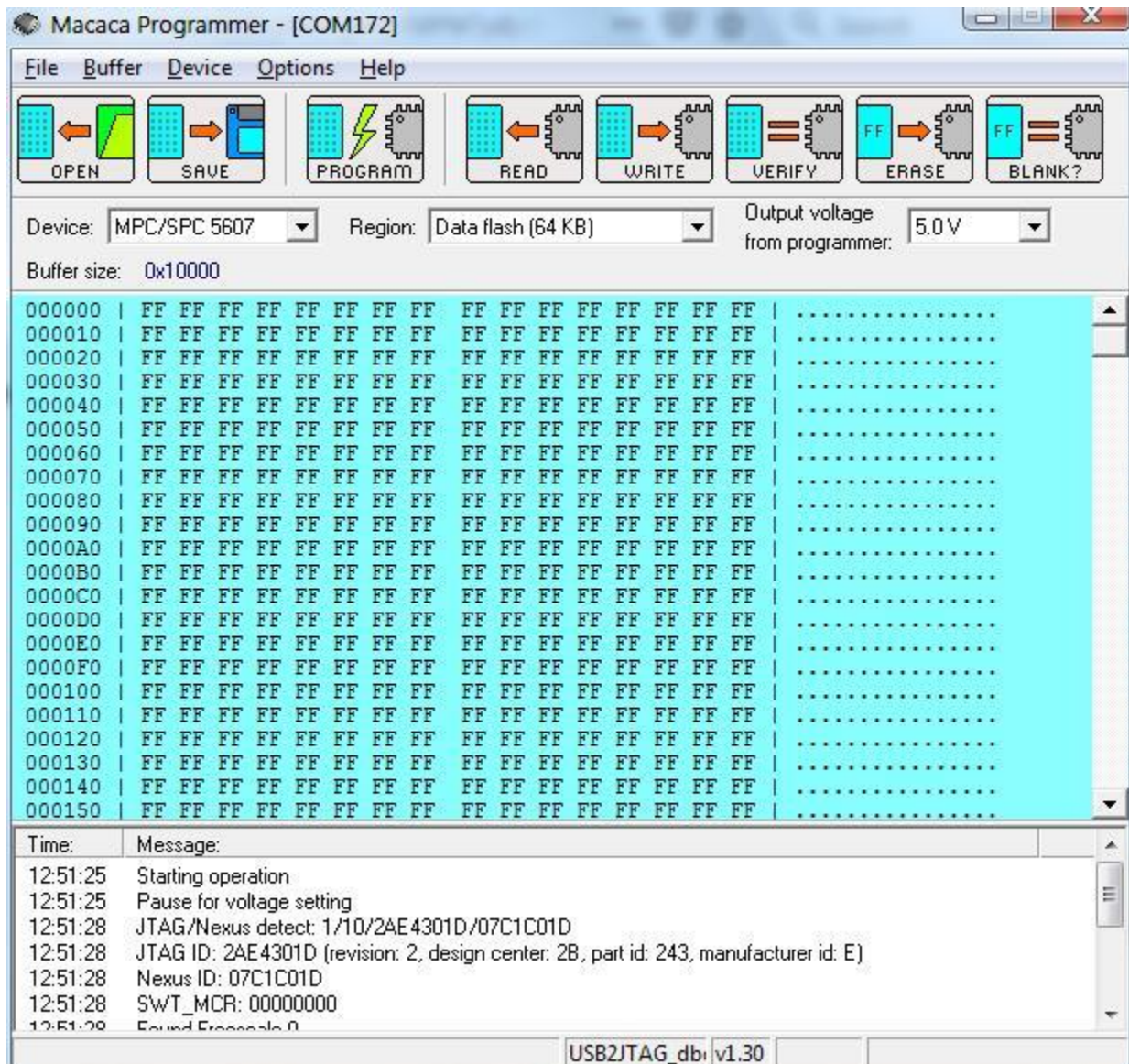


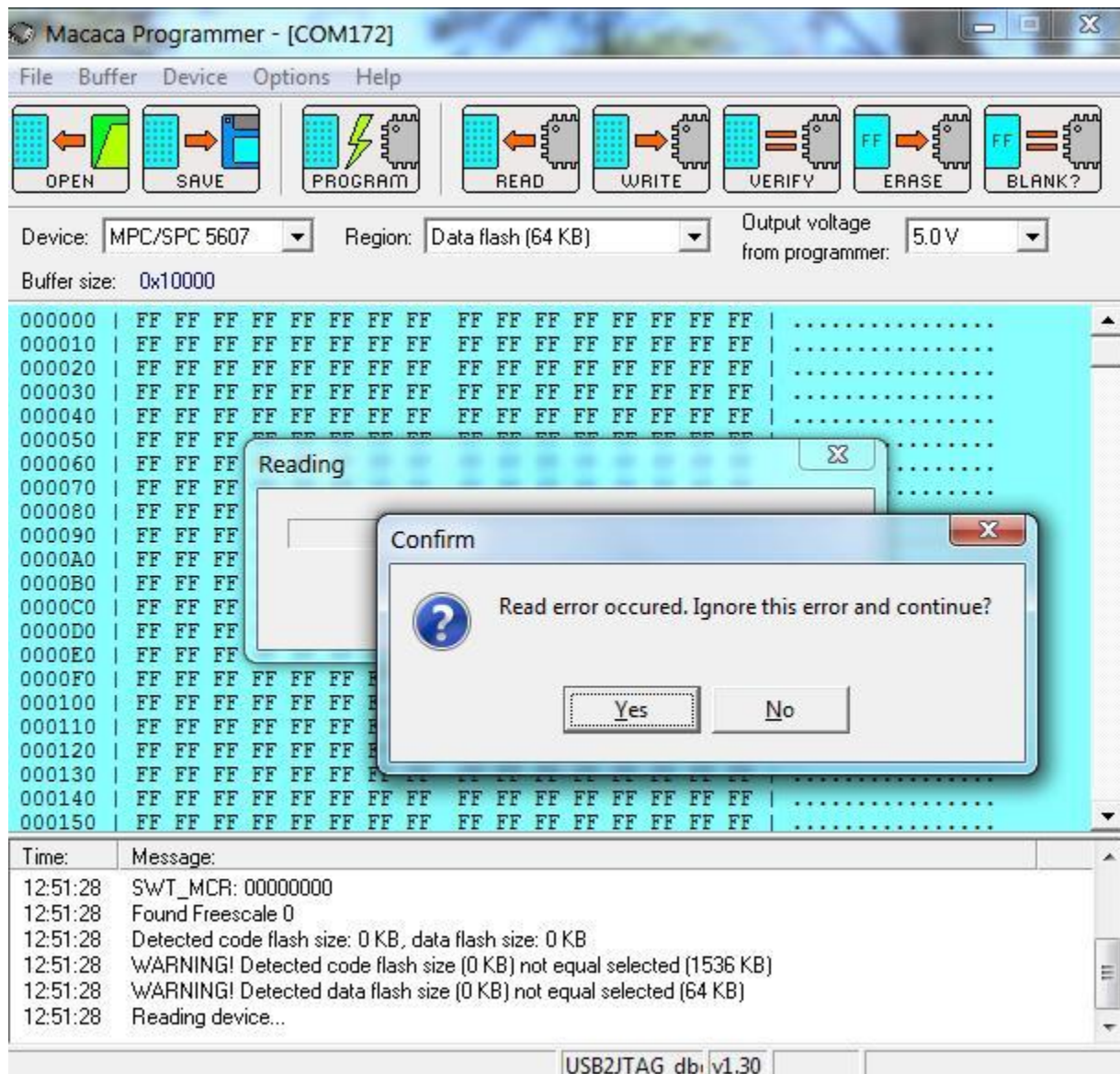
НА ПЛАТЕ ПРИСУТСТВУЕТ СТАНДАРТНЫЙ MOTOROLA JTAG CONNECTOR



ПОДПЯЛИСЬ , ПОДАЛИ 5V ПИТАНИЕ

МАКАКА ОПРЕДЕЛИЛА ПРОЦ И ВЫДАЛА ОШИБКУ ЧТЕНИЯ





ОПРЕДЕЛИЛА JTAG ID

ОПРЕДЕЛИЛА NEXUS ID (ЕСЛИ ОН НЕ РАВЕН 00000000 , ЗНАЧИТ ПРОЦЕССОР НЕ ЗАКРЫТ)

НО РАЗМЕРЫ ПАМЯТИ НЕ ОПРЕДЕЛИЛА , Т.К. НЕ СМОГЛА ПРОЧИТАТЬ КОНФИГУРАЦИОННЫЙ РЕГИСТР. ТАКОЕ ПРОИСХОДИТ ЕСЛИ ПРОЦЕССОР В RESET.

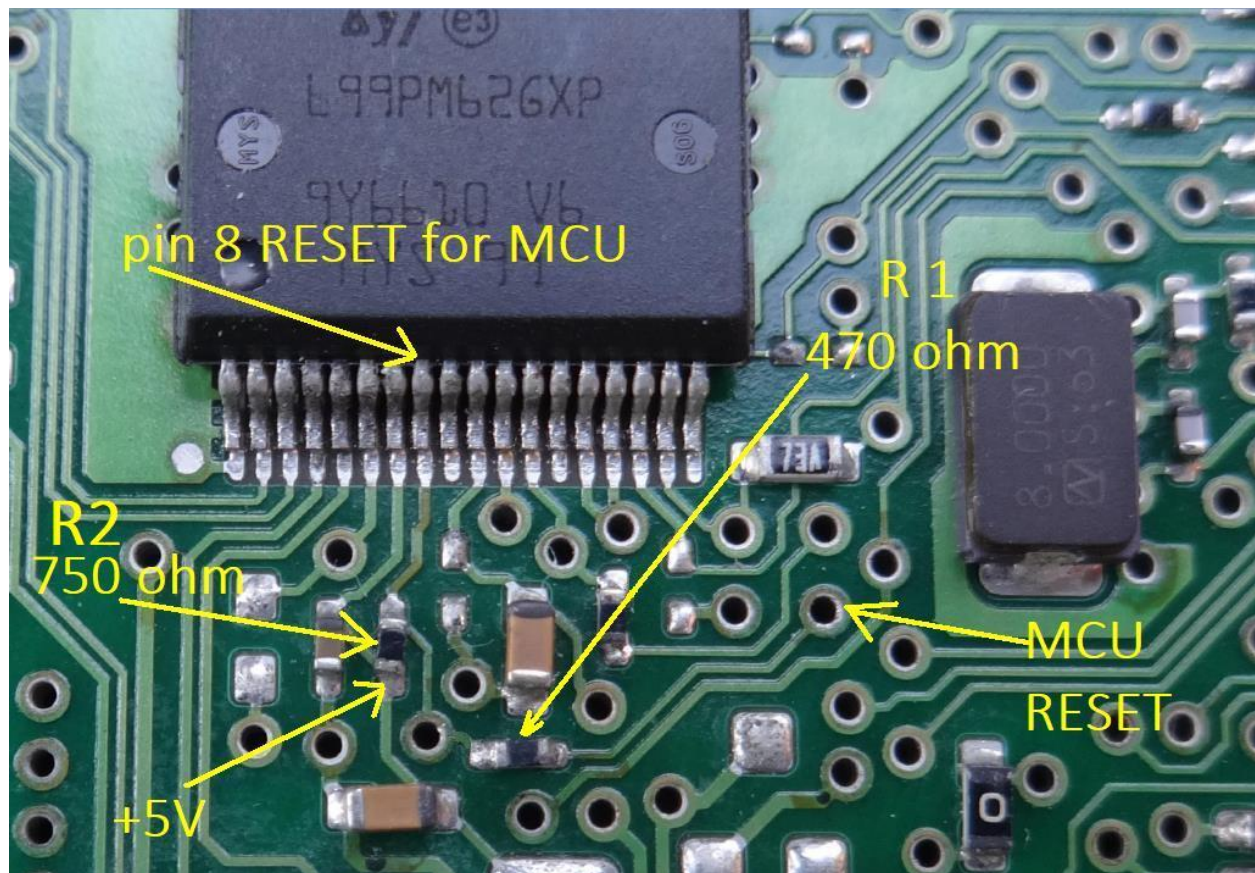
ИЗМЕРЯЕМ НАПРЯЖЕНИЕ НА РЕСЕТ. RESET АКТИВЕН = 0V (ОК). RESET НЕ АКТИВЕН = 0,3 V (ДОЛЖНО БЫТЬ НЕ МЕНЕЕ 4V ПРИ 5V ПИТАНИИ).

СМОТРИМ, КАК ФОРМИРУЕТСЯ СИГНАЛ RESET. ЕГО ФОРМИРУЕТ МИКРОСХЕМА L99PM62XP . И , ЕСЛИ ОНА СЧИТАЕТ , ЧТО С НАПРЯЖЕНИЯМИ И СИГНАЛАМИ НА ПЛАТЕ ВСЁ ХОРОШО , ТО ОНА

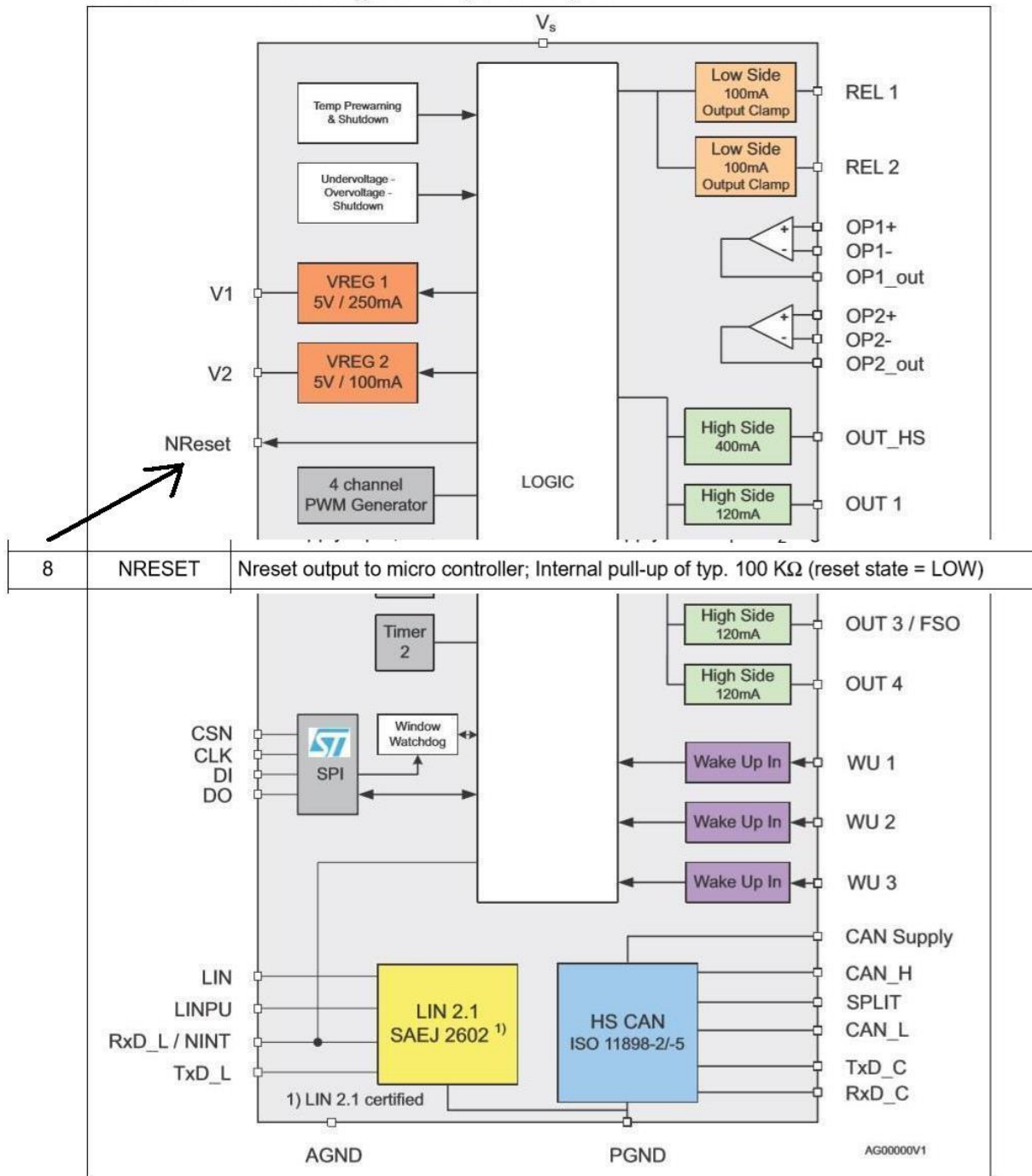
ОТПУСТИТ RESET ИЗ СОСТОЯНИЯ -0-. В НАШЕМ СЛУЧАЕ ВНЕШНЕЕ ПИТАНИЕ НЕ ПОДАНО , ДА И САМ БЛОК ЯВНО ПРОБЛЕМНЫЙ , ПОЭТОМУ ОТПУСКАТЬ RESET ИЗ -0- НИКТО НЕ СОБИРАЕТСЯ.

ПЫТАЕМСЯ ПРОДАВИТЬ RESET ПОДАВ 5V ЧЕРЕЗ ДОПОЛНИТЕЛЬНЫЙ РЕЗИСТОР. В РЕЗУЛЬТАТЕ ЧЕРЕЗ РЕЗИСТОР 750 ОМ ПРИПОДНЯЛИ РЕСЕТ ДО 2.2V . L99PM62XP УПОРНО ПЫТАЕТСЯ УДЕРЖАТЬ РЕСЕТ В -0-.

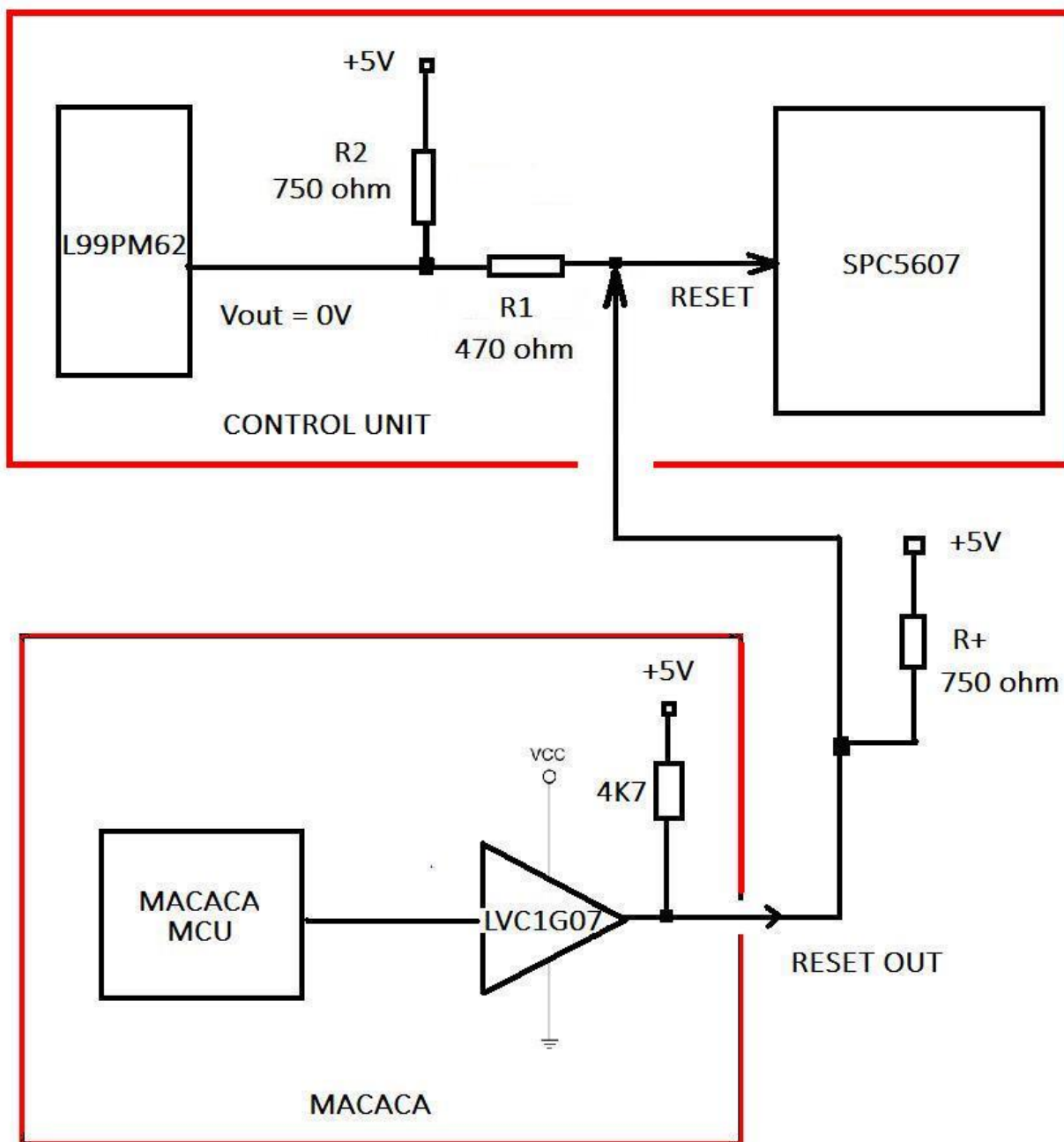
СМОТРИМ НА ПЛАТУ . ПЫТАЕМСЯ ПОНЯТЬ КАК ВСЁ УСТРОЕНО.



L99PM62XP Block diagram and pin descriptions



В РЕЗУЛЬТАТЕ ВЫГЛЯДИТ ВСЁ ПРИМЕРНО ТАК



В РЕЗУЛЬТАТЕ , С УЧЕТОМ ТОГО , ЧТО В МАКАКЕ СТОИТ РЕЗИСТОР ПОДТЯЖКИ 4K7 И МЫ ДОБАВИЛИ $R+ = 750 \text{ OM}$, ТО ОБЩЕЕ ЗНАЧЕНИЕ ПОДТЯЖКИ К ПИТАНИЮ = 500 OM. ДА И В САМОМ БЛОКЕ ВЫХОД МИКРОСХЕМЫ ФОРМИРОВАТЕЛЯ RESET УЖЕ ПОДТЯНУТ К ПИТАНИЮ РЕЗИСТОРОМ $R2 = 750 \text{ OM}$. КОНЕЧНО МОЖНО ПОПЫТАТЬСЯ ЕЩЁ НЕМНОГО ПРОДАВИТЬ RESET, НАПРИМЕР РЕЗИСТОРОМ 50 OM. НО ТОГДА ЯВНО ЧТО ТО СГОРИТ)))

ПОЭТОМУ ПРОСТО РАЗОРВАЛИ ЦЕПЬ МЕЖДУ ФОРМИРОВАТЕЛЕМ RESET И SPC5607B ОТПАЯВ НА ПЛАТЕ РЕЗИСТОР R1 , И ВСЁ СРАЗУ ЗАРАБОТАЛО.

НАПИСАНО ДЛЯ ОБЩЕГО РАЗВИТИЯ...